



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B10005-LAP-SPI(EEPROM AT25F)-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目錄

1	軟體註冊	3
2	人機介面	6
3	使用說明	9



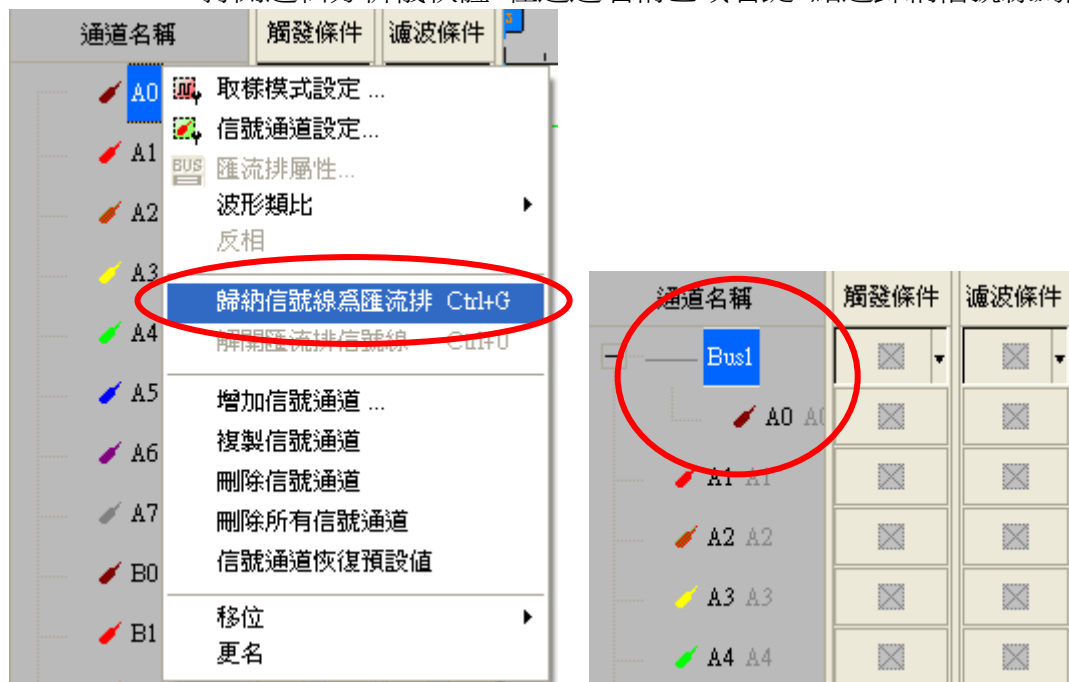
1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 BUS 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

STEP 1. 打開邏輯分析儀軟體，在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1。

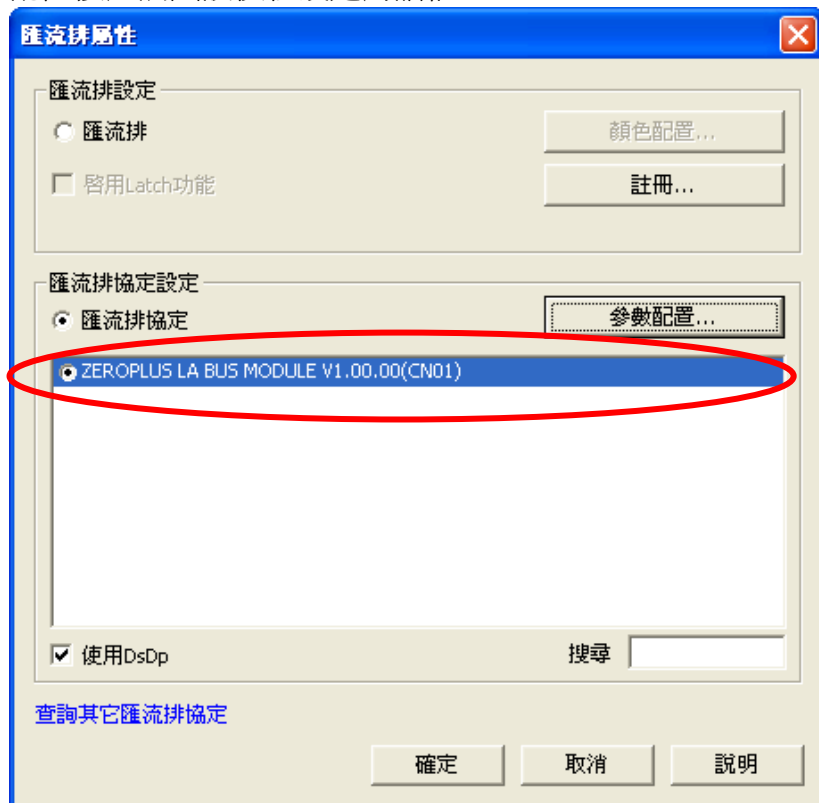


STEP 2. 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。

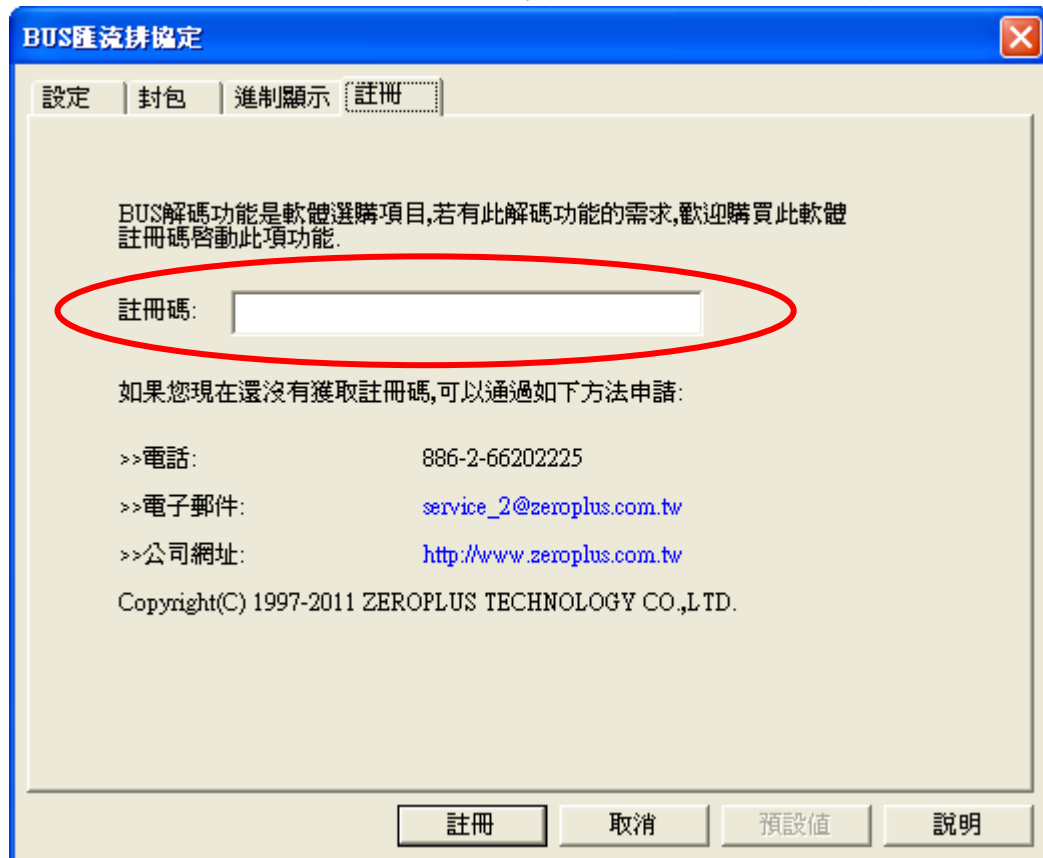




STEP 3. 在匯流排屬性對話框，點選 ZEROPLUS LA BUS MODULE V1.00.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。

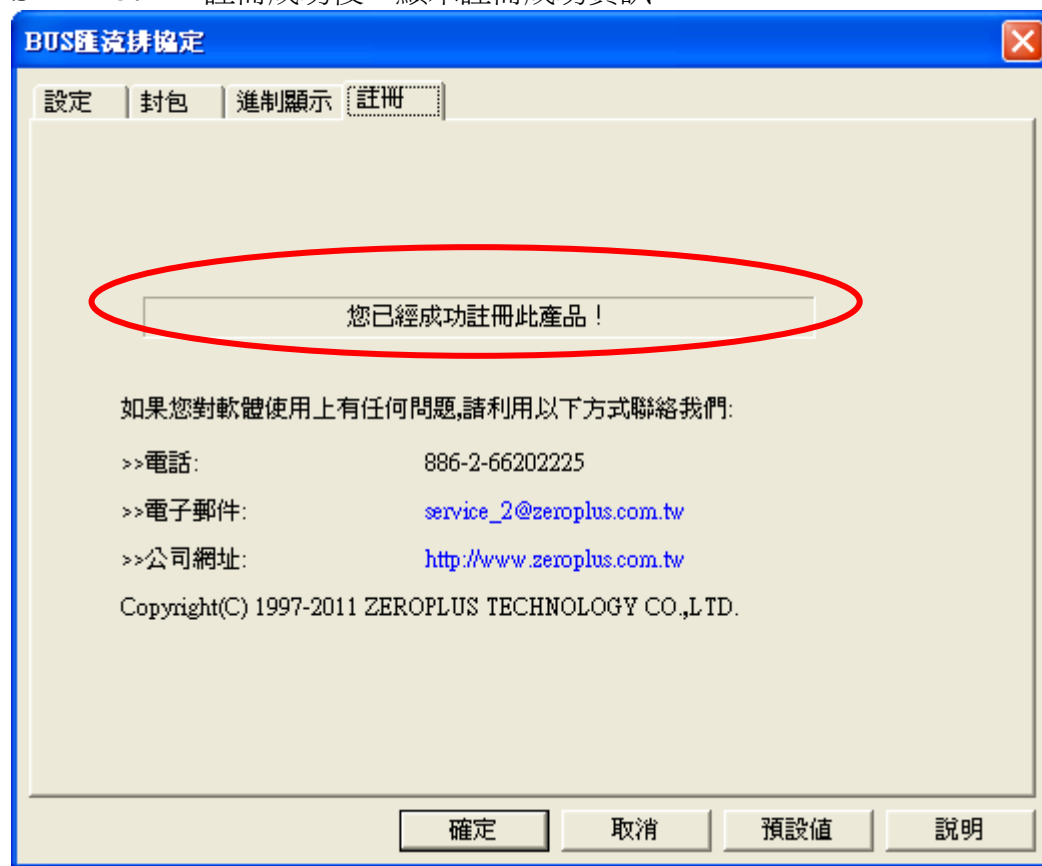


STEP 4. 點選註冊頁籤，輸入該機型的 BUS 註冊碼，按下註冊按鈕進行註冊。





STEP 5. 註冊成功後，顯示註冊成功資訊。





2 人機介面

在設定頁，相關設定可參考下圖介面。

設定頁

通道設定：

SPI(EEPROM AT25F)為 4 線或是 5 線解碼。

CS：匯流排的晶片選擇信號線，低準位有效。

SCK：匯流排的時脈信號線，上升緣取樣。

SI：命令、位址和資料輸入線。

SO：資料輸出線。

HOLD：資料傳輸暫停線，低準位有效，一般不啓用，為灰色狀態。其可勾選，也可不勾選。勾選 HOLD，HOLD 通道啓用，SPI(EEPROM AT25F)為 5 線解碼；預設為不勾選，SPI(EEPROM AT25F)為 4 線解碼。

匯流排協定設定：

元件選擇：AT25F512、AT25F1024、AT25F2048、AT25F4096、AT25FS010、AT25FS040，預設為 AT25F512。

匯流排協定顏色：使用者可自行設定顏色。



封包頁

項目	顏色	項目	顏色
<input checked="" type="checkbox"/> WREN	[Pink]	<input checked="" type="checkbox"/> RDID	[Purple]
<input checked="" type="checkbox"/> WRDI	[Dark Purple]	<input checked="" type="checkbox"/> Manufacturer ID	[Dark Teal]
<input checked="" type="checkbox"/> RDSR	[Teal]	<input checked="" type="checkbox"/> Device ID	[Green]
<input checked="" type="checkbox"/> WRSR	[Purple]	<input checked="" type="checkbox"/> WPEN	[Brown]
<input checked="" type="checkbox"/> Read	[Blue]	<input checked="" type="checkbox"/> WPDI	[Cyan]
<input checked="" type="checkbox"/> Program	[Red]	<input checked="" type="checkbox"/> BP	[Dark Purple]
<input checked="" type="checkbox"/> Address	[Orange]	<input checked="" type="checkbox"/> WEN	[Pink]
<input checked="" type="checkbox"/> Data	[Green]	<input checked="" type="checkbox"/> WDI	[Purple]
<input checked="" type="checkbox"/> Sector Erase	[Dark Brown]	<input checked="" type="checkbox"/> Busy	[Pink]
<input checked="" type="checkbox"/> Block Erase	[Light Orange]	<input checked="" type="checkbox"/> Ready	[Cyan]
<input checked="" type="checkbox"/> Chip Erase	[Pink]		

Buttons: 確定, 取消, 預設值, 說明

封包部分可依使用者需要，選擇是否顯示各項目及相關顏色進行設定。

進制顯示

☒ 啟動

項目	二進制	十進制	十六進制	ASCII
WREN:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
WRDI:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
RDSR:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
WRSR:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Read:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Program:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Address:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Data:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Sector Erase:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Block Erase:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Chip Erase:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
RDID:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Manufacturer ID:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Device ID:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>

Buttons: 確定, 取消, 預設值, 說明



WREN, WRDI, RDSR, WRSR, Read, Program, Address, Data, Sector Erase, Block Erase, Chip Erase, RDID, Manufacturer ID, Device ID 封包使用者可自定義進制顯示，當啟動自定義進制顯示時，以模組進制顯示設定為準，不啟用時，以主程式設定資料格式為準。

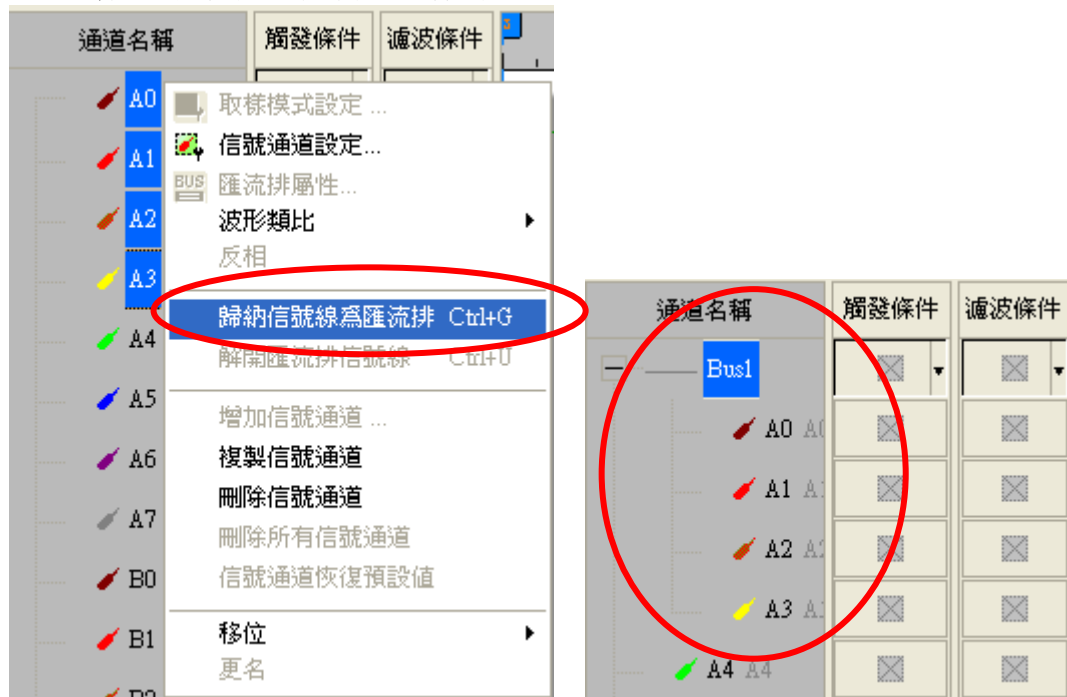
註冊頁

註冊部分提供公司資訊，使用者有相關問題可撥打電話或上網查詢。

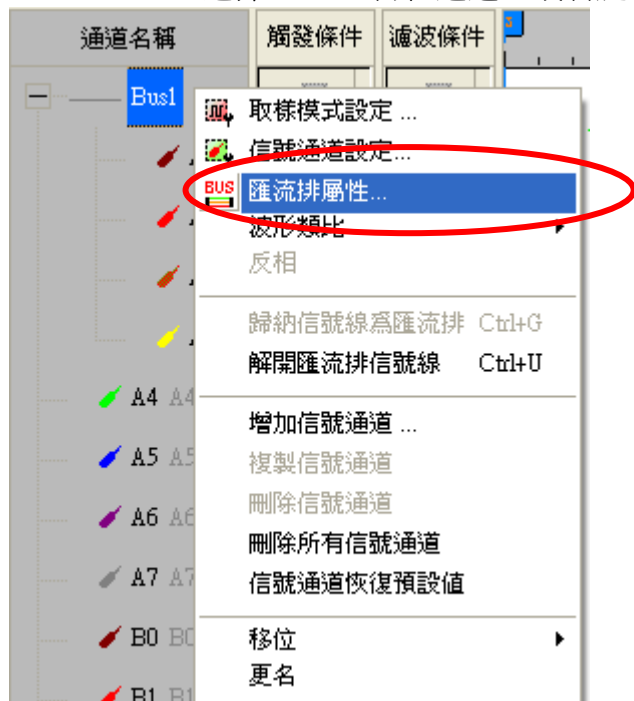


3 使用說明

STEP 1. 在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0~A3 歸納為 Bus1，SPI(EEPROM AT25F)匯流排協定至少需要 4 線解碼。

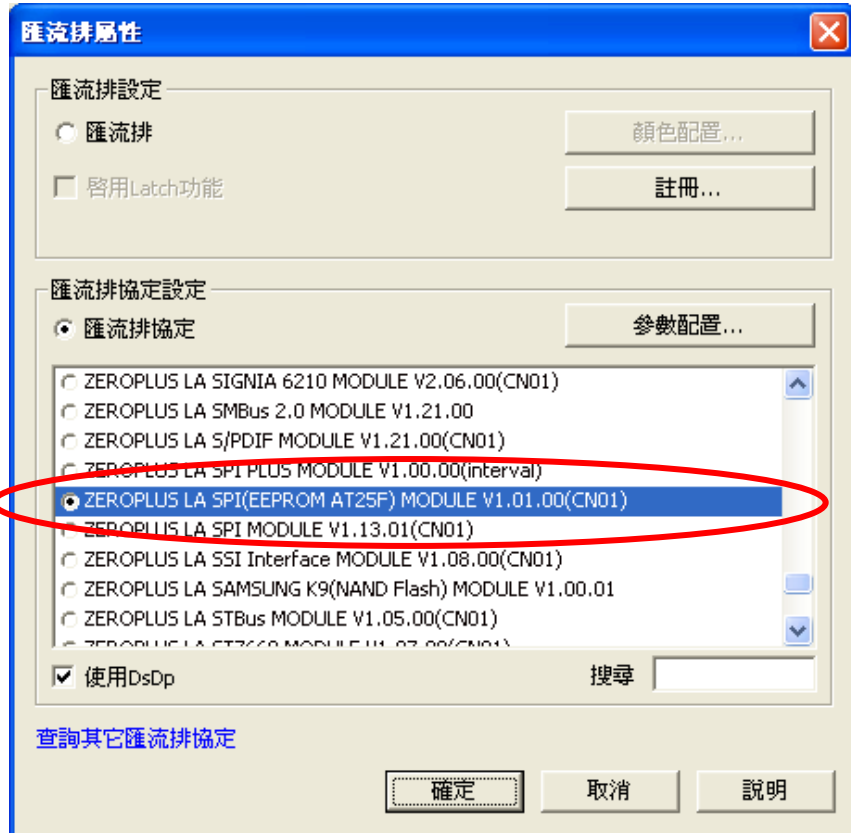


STEP 2. 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。





STEP 3. 在匯流排屬性對話框，點選 ZEROPLUS LA SPI(EEPROM AT25F) MODULE V1.01.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



STEP 4. 通道設定。





STEP 5. 匯流排協定設定。

SPI(EEPROM AT25F)匯流排協定

設定 | 封包 | 進制顯示 | 註冊

通道設定

CS: A0 SCK: A1 SI: A2

SO: A3 ☐ HOLD: A4

匯流排協定設定

元件選擇: AT25F512

匯流排協定顏色

WREN	WRDI	RDSR	WRSR	Read	Program
Address	Data	Sector Erase	Block Erase	Chip Erase	RDID
Manufacturer ID	Device ID	WPEN	WPDI	BP	WEN
WDI	Busy	Ready			

確定 取消 預設值 說明

STEP 6. 匯流排協定顏色。

SPI(EEPROM AT25F)匯流排協定

設定 | 封包 | 進制顯示 | 註冊

通道設定

CS: A0 SCK: A1 SI: A2

SO: A3 ☐ HOLD: A4

匯流排協定設定

元件選擇: AT25F512

匯流排協定顏色

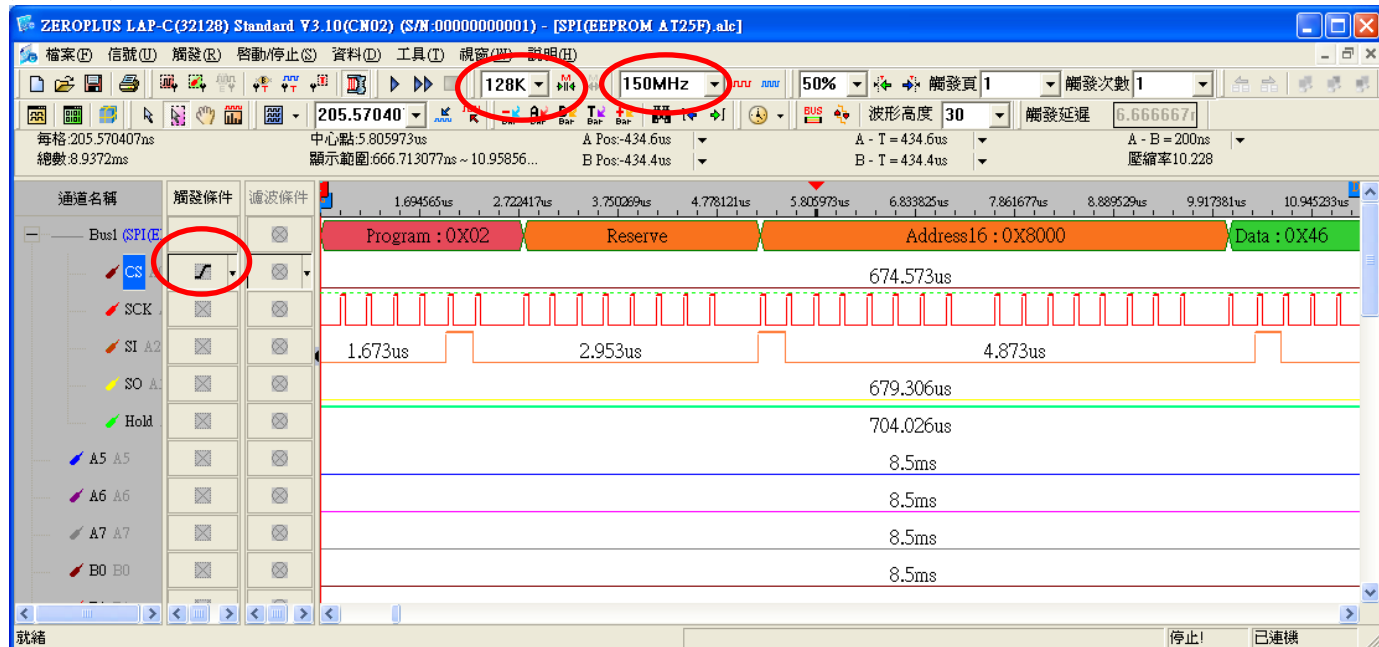
WREN	WRDI	RDSR	WRSR	Read	Program
Address	Data	Sector Erase	Block Erase	Chip Erase	RDID
Manufacturer ID	Device ID	WPEN	WPDI	BP	WEN
WDI	Busy	Ready			

確定 取消 預設值 說明



STEP 7. 匯流排協定模組解碼完成圖示，設定條件為上升緣，記憶深度為 128K，取樣頻率為 150MHz。(取樣頻率最好是待測訊號的 8 倍以上)

匯流排協定解碼



封包列表

